

МИНИСТЕРСТВО СЕЛЬСКОГО ХОЗЯЙСТВА РОССИЙСКОЙ ФЕДЕРАЦИИ

Федеральное государственное бюджетное образовательное
учреждение высшего образования
«Брянский государственный аграрный университет»



УТВЕРЖДАЮ
Проректор по учебной работе
и цифровизации

А.В. Кубышкина

11.05.2022 г.

Микроконтроллеры в измерительных и управляющих устройствах

(Наименование дисциплины)

рабочая программа дисциплины

Закреплена за кафедрой Автоматики, физики и математики

Направление подготовки 15.03.04 Автоматизация технологических процессов и производств
Профиль Автоматизация технологических процессов и производств


Квалификация **Бакалавр**

Форма обучения **Очная, заочная**

Общая трудоемкость **5 з.е.**

Брянская область
2022

Программу составил(и):

 ст. преподаватель Жирыков А.В.

Рецензент(ы):

  М.А.

Рабочая программа дисциплины

Микроконтроллеры в измерительных и управляющих устройствах

разработана в соответствии с ФГОС ВО – бакалавриат по направлению подготовки
15.03.04 Автоматизация технологических процессов и производств, утвержденным
приказом Министерства образования и науки Российской Федерации от 9 августа 2021 г.
№730

составлена на основании учебного плана 2022 года набора

Направление подготовки 15.03.04 Автоматизация технологических процессов и
производств

Профиль Автоматизация технологических процессов и производств

утвержденного Учёным советом вуза от 11.05.2022 г. протокол № 10

Рабочая программа одобрена на заседании кафедры

Автоматики, физики и математики

Протокол от 11.05.2022 г. № 10

Зав. кафедрой



Безик В.А.

1. ЦЕЛИ ОСВОЕНИЯ ДИСЦИПЛИНЫ

Целью преподавания дисциплины является изучение основ принципов построения измерительных и управляющих систем с микроконтроллерным управлением, проектирования технической и программной частей измерительных и управляющих систем с микроконтроллерным управлением.

Задачи изучения дисциплины - формирование умений и навыков по следующим направлениям деятельности: принципы организации и построения электронной техники на базе микроконтроллеров; организация ввода-вывода в микроконтроллерных системах; изучение структуры типовых измерительных и управляющих систем на базе микроконтроллеров; состав и особенности типовых микроконтроллеров.

2. МЕСТО ДИСЦИПЛИНЫ В СТРУКТУРЕ ОПОП

Блок ОПОП ВО: Б1.В.ДЭ.03.02

2.1 Требования к предварительной подготовке обучающегося:

Перед изучением курса «Микроконтроллеры в измерительных и управляющих устройствах» студентом должны быть изучены следующие дисциплины: «Информационные технологии», «Физические основы электроники», «Электротехника и электроника», «Электроника», «Цифровая и микропроцессорная техника».

2.2 Дисциплины и практики, для которых освоение данной дисциплины (модуля) необходимо как предшествующее: «Моделирование систем и процессов», «Проектирование автоматизированных систем», «Цифровая обработка сигналов». Знания и практические навыки, полученные при изучении курса, используются при разработке курсовых и выпускных квалификационных работ.

3. КОМПЕТЕНЦИИ ОБУЧАЮЩЕГОСЯ, ФОРМИРУЕМЫЕ В РЕЗУЛЬТАТЕ ОСВОЕНИЯ ДИСЦИПЛИНЫ

ПКС-2.2 Способен участвовать во внедрении и корректировке технологических процессов, средств и систем автоматизации, управления, контроля, диагностики.

Знать: номенклатуру микропроцессорных устройств управления, их характеристики, назначение методик программирования. Основные языки программирования микропроцессорных устройств управления.

Уметь: пользоваться технической документацией, составлять схемы и производить подключение микропроцессорных устройств управления, производить их программирование.

Владеть: навыками программирования микропроцессорных устройств управления.

4. РАСПРЕДЕЛЕНИЕ ЧАСОВ ДИСЦИПЛИНЫ ПО СЕМЕСТРАМ

Распределение часов дисциплины по семестрам (очная форма)

Вид занятий	1		2		3		4		5		6		7		8		Итого	
	УП	РПД	УП	РПД	УП	РПД	УП	РПД	УП	РПД	УП	РПД	УП	РПД	УП	РПД	УП	РПД
Лекции											40	40					40	40
Лабораторные											40	40					40	40
Практические																		
КСР											2	2					2	2
Прием зачета											0,15	0,15					0,15	0,15

Контактная работа обучающихся с преподавателем (аудиторная)																					82,15	82,15	
Сам. работа																						97,85	97,85
Итого																						180	180

Распределение часов дисциплины по курсам (заочная форма)

Вид занятий	1		2		3		4		5		Итого	
	УП	РПД	УП	РПД	УП	РПД	УП	РПД	УП	РПД	УП	РПД
Лекции					4	4					4	4
Лабораторные					10	10					10	10
Практические												
Консультация перед экзаменом												
Прием зачета					0,15	0,15					0,15	0,15
Контактная работа обучающихся с преподавателем (аудиторная)					14,15	14,15					14,15	14,15
Сам. работа					164	164					164	164
Курсовая работа												
Контроль					1,85	1,85					1,85	1,85
Итого					180	180					180	180

СТРУКТУРА И СОДЕРЖАНИЕ ДИСЦИПЛИНЫ

структура и содержание дисциплины (модуля) (очная форма)

Код занятия	Наименование разделов и тем /вид занятия/	Семестр	Часов	Компетенции
	Раздел 1. Общие сведения о микроконтроллерах			
1.1	Классификация современных микроконтроллеров основные архитектурные принципы их построения, варианты организации памяти МКСУ, варианты реализации процессорного ядра, типовые элементы процессорного ядра, их назначение, принципы функционирования /Лек/	6	6	ПКС-2.2
1.2	Микроконтроллеры семейства MCS-51 /Ср/	6	20	ПКС-2.2
1.3	Алгоритмы типовых задач обработки массивов данных /Лек/	6	6	ПКС-2.2
1.4	Система команд /Лек/	6	6	ПКС-2.2
1.5	Программирование алгоритмов типовых задач обработки массивов данных на языках ассемблера и СИ /Ср/	6	20	ПКС-2.2
1.6	Вывод информации на семисегментный индикатор /Лаб/	6	14	ПКС-2.2
1.7	Языки программирования /Лек/	6	6	ПКС-2.2
1.8	Алгоритмы вычислений интегральных показателей параметров сигналов по их дискретным отсчетам /Ср/	6	16	ПКС-2.2
1.9	Ввод информации в микроконтроллер с клавиатуры /Лаб/	6	12	ПКС-2.2
1.10	Вывод информации на жидкокристаллический индикатор /Лаб/	6	12	ПКС-2.2
1.11	Функциональные блоки микроконтроллеров /Лек/	6	6	ПКС-2.2
1.12	Программирование алгоритмов вычислений интегральных показателей параметров сигналов /Ср/	6	22	ПКС-2.2
1.13	Реализация типовых задач микроконтроллерных систем /Лек/	6	4	ПКС-2.2
1.14	Реализация типовых задач микроконтроллерных систем /Ср/	6	13	ПКС-2.2
1.15	МКСУ статического преобразователя / Лек /	6	4	ПКС-2.2
1.16	Программные и аппаратные средства разработки и отладки микроконтроллерных систем /Лек/	6	4	ПКС-2.2
1.17	Микроконтроллеры семейства PIC /Ср/	6	14,85	ПКС-2.2
1.18	Контактная работа при сдаче зачета /К/	6	0,15	ПКС-2.2

структура и содержание дисциплины (модуля) (заочная форма)

Код занятия	Наименование разделов и тем /вид занятия/	курс	Часов	Компетенции
	Раздел 1. Общие сведения о микроконтроллерах			
1.1	Классификация современных микроконтроллеров основные архитектурные принципы их построения, варианты организации памяти МКСУ, варианты реализации процессорного ядра, типовые элементы процессорного ядра, их назначение, принципы функционирования /Лек/	7	1	ПКС-2.2
1.2	Микроконтроллеры семейства MCS-51 /Ср/	7	20	ПКС-2.2
1.3	Алгоритмы типовых задач обработки массивов данных /Лек/	7	1	ПКС-2.2
1.4	Система команд /Лек/	7	2	ПКС-2.2
1.5	Программирование алгоритмов типовых задач обработки массивов данных на языках ассемблера и СИ /Ср/	7	20	ПКС-2.2
1.6	Вывод информации на семисегментный индикатор /Лаб/	7	6	ПКС-2.2
1.7	Языки программирования /Ср/	7	20	ПКС-2.2
1.8	Алгоритмы вычислений интегральных показателей параметров сигналов по их дискретным отсчетам /Ср/	7	20	ПКС-2.2
1.9	Ввод информации в микроконтроллер с клавиатуры /Лаб/	7	4	ПКС-2.2
1.10	Вывод информации на жидкокристаллический индикатор /Ср/	7	12	ПКС-2.2
1.11	Функциональные блоки микроконтроллеров /Лек/	7	10	ПКС-2.2
1.12	Программирование алгоритмов вычислений интегральных показателей параметров сигналов /Ср/	7	10	ПКС-2.2
1.13	Реализация типовых задач микроконтроллерных систем /Ср/	7	10	ПКС-2.2
1.14	Реализация типовых задач микроконтроллерных систем /Ср/	7	10	ПКС-2.2
1.15	МКСУ статического преобразователя / Ср /	7	10	ПКС-2.2
1.16	Программные и аппаратные средства разработки и отладки микроконтроллерных систем /Ср/	7	10	ПКС-2.2
1.17	Микроконтроллеры семейства PIC /Ср/	7	10	ПКС-2.2
1.18	Контактная работа при сдаче зачета /К/	7	0,2	ПКС-2.2

Реализация программы предполагает использование традиционной, активной и интерактивной форм обучения на лекционных, лабораторных занятиях

5. ФОНД ОЦЕНОЧНЫХ СРЕДСТВ

Приложение №1

6. УЧЕБНО-МЕТОДИЧЕСКОЕ И ИНФОРМАЦИОННОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ

6.1. Рекомендуемая литература

6.1.1. Основная литература				
	Авторы, составители	Заглавие	Издательство, год	Количество
Л1.1	Кузьмин А. В., Схиртладзе А. Г., Борискин В. П.	Основы построения систем числового программного управления: учеб. пособие для вузов	Старый Оскол: ТНТ, 2012	5
Л1.2	Серебrenицкий П. П., Схиртладзе А. Г.	Программирование автоматизированного оборудования. В 2 ч. Ч. 1: учеб. для вузов.	М.: Дрофа, 2008	10
Л1.3	Минаев И. Г., Самойленко В. В.	Программируемые логические контроллеры: практ. руководство для начинающего инженера	Ставрополь: АГРУС, 2009	9
6.1.2. Дополнительная литература				
Л2.1	Белов А. В.	Создаем устройства на микроконтроллерах	СПб.: Наука и техника, 2007	2
Л2.2	Смирнов Ю. А.	Электронные и микропроцессорные системы управления автомобилей : учеб. пособие / Смирнов Ю. А. , Муханов А. В.	СПб. :Лань, 2012. - 624 с.	5
6.1.3. Методические разработки				
Л3.1	Безик Д.А.	Изучение микропроцессорной техники на примере микро-ЭВМ семейства МК51. Учебно-методическое пособие.	Брянск. Издательство Брянской ГСХА, 2009 г.- 100 с.	15

6.2. Перечень современных профессиональных баз данных, информационных справочных систем и ресурсов информационно-телекоммуникационной сети "Интернет"

Портал открытых данных Российской Федерации. URL: <https://data.gov.ru>

База данных по электрическим сетям и электрооборудованию // Сервис «Онлайн Электрик». URL: <https://online-electric.ru/dbase.php>

Базы данных, программы и онлайн — калькуляторы компании iEK // Группа компаний IEK. URL: https://www.iek.ru/products/standard_solutions/

Единая база электротехнических товаров // Российская ассоциация электротехнических компаний. URL: <https://raec.su/activities/etim/edinaya-baza-elektrotehnicheskikh-tovarov/>

Электроэнергетика // Техэксперт. URL: <https://cntd.ru/products/elektroenergetika#home>

Справочник «Электронная компонентная база отечественного производства» (ЭКБ ОП) URL: <http://isstest.electronstandart.ru/>

GostRF.com. ГОСТы, нормативы. (Информационно-справочная система). URL: <http://gostrf.com/>

ЭСИС Электрические системы и сети. Информационно-справочный электротехнический сайт. URL: <http://esistems.ru>

ЭЛЕКТРОТЕХНИЧЕСКИЙ-ПОРТАЛ.РФ. Электротехнический портал для студентов ВУЗов и инженеров. URL: <http://электротехнический-портал.рф/index.php>

Единая коллекция цифровых образовательных ресурсов // Федеральный портал «Российское образование». URL: <http://school-collection.edu.ru/>

Единое окно доступа к информационным ресурсам // Федеральный портал «Российское образование». URL: <http://window.edu.ru/catalog/>

elecab.ru Справочник электрика и энергетика. URL: <http://www.elecab.ru/dvig.shtml>

Официальный интернет-портал базы данных правовой информации <http://pravo.gov.ru/>
Портал Федеральных государственных образовательных стандартов высшего образования <http://fgosvo.ru/>
Портал "Информационно-коммуникационные технологии в образовании" <http://www.ict.edu.ru/>
Web of Science Core Collection политематическая реферативно-библиографическая и наукометрическая (библиометрическая) база данных <http://www.webofscience.com>
Полнотекстовый архив «Национальный Электронно-Информационный Консорциум» (НЭИКОН) <https://neicon.ru/>
Базы данных издательства Springer <https://link.springer.com/>
<http://www.cec-mc.ru>
www.atmel.ru

6.3. Перечень программного обеспечения

ОС Windows 7 (подписка Microsoft Imagine Premium от 12.12.2016). Срок действия лицензии – бессрочно.
ОС Windows 10 (подписка Microsoft Imagine Premium от 12.12.2016). Срок действия лицензии – бессрочно.
MS Office std 2013 (контракт 172 от 28.12.2014 с ООО Альта плюс) Срок действия лицензии – бессрочно.
Офисный пакет MS Office std 2016 (Договор Tr000128244 от 12.12.2016 с АО СофтЛайн Трейд) Срок действия лицензии – бессрочно.
PDF24 Creator (Работа с pdf файлами, geekSoftware GmbH). Свободно распространяемое ПО.
Foxit Reader (Просмотр документов, бесплатная версия, Foxit Software Inc). Свободно распространяемое ПО.
Консультант Плюс (справочно-правовая система) (Гос. контракт №41 от 30.03.2018 с ООО Альянс) Срок действия лицензии – бессрочно.
Техэксперт (справочная система нормативно-технической и нормативно-правовой информации) (Контракт 120 от 30.07.2015 с ООО Техэксперт) Срок действия лицензии – бессрочно.
КОМПАС-3D Viewer V13 SP1 (ЗАО АСКОН). Свободно распространяемое ПО.
Программное обеспечение для проведения лабораторных работ:

1. Franklin Software ProView (Evolution version)
2. Загрузчик учебного стенда СУ-МК v2.0.

7. МАТЕРИАЛЬНО-ТЕХНИЧЕСКОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ (МОДУЛЯ)

Учебная аудитория для проведения учебных занятий лекционного типа – 233 Лаборатория робототехники

Специализированная мебель на 26 посадочных мест, доска настенная, кафедра, рабочее место преподавателя, укомплектованное учебными и техническими средствами для представления информации, наборы демонстрационного оборудования и учебно-наглядных пособий. Проекционное оборудование: Компьютер с выходом в локальную сеть и Интернет, электронным учебно-методическим материалам; к электронной информационно-образовательной среде, проектор, экран.

Компьютерный класс с ЭВМ: 11 рабочих мест с компьютерами, выходом в локальную сеть и Интернет, электронным учебно-методическим материалам; к электронной информационно-образовательной среде.

ОС Windows 10 (подписка Microsoft Imagine Premium от 12.12.2016). Срок действия

<p>лицензии – бессрочно.</p> <p>FoxitReader (Просмотр документов, бесплатная версия, FoxitSoftwareInc). Свободно распространяемое ПО.</p> <p>КОМПАС 3D v.12 LT (Разрешена для обучения и ознакомления)</p>
<p>Учебная аудитория для проведения учебных занятий семинарского типа – 233 Лаборатория робототехники</p> <p>Специализированная мебель на 26 посадочных мест, доска настенная, кафедра, рабочее место преподавателя, укомплектованное учебными и техническими средствами для представления информации. Проекционное оборудование: Компьютер с выходом в локальную сеть и Интернет, электронным учебно-методическим материалам; к электронной информационно-образовательной среде, проектор, экран.</p> <p>Компьютерный класс с ЭВМ: 11 рабочих мест с компьютерами, выходом в локальную сеть и Интернет, электронным учебно-методическим материалам; к электронной информационно-образовательной среде.</p> <p>Оборудование: Типовой комплект учебного оборудования «Интерфейсы периферийных устройств» исполнение настольное с компьютером, ИПУ-НК; Лабораторный стенд "Интерфейсы RS-485/422 в микроконтроллерных и промышленных сетях"(настольное с консолью), RS-C; Лабораторный стенд "Интерфейс CAN в микроконтроллерных и промышленных сетях" (настольное с консолью), CAN-C; Учебный настольный 3D принтер УЗДП; 3D сканер КОНСТРУКТОР (CICLOP); Роботизированный комплекс на базе промышленного робота KUKA KR 10 R1100 Agilus-2.</p> <p>ОС Windows 10 (подписка Microsoft Imagine Premium от 12.12.2016). Срок действия лицензии – бессрочно.</p> <p>FoxitReader (Просмотр документов, бесплатная версия, FoxitSoftwareInc). Свободно распространяемое ПО.</p> <p>КОМПАС 3D v.12 LT (Разрешена для обучения и ознакомления)</p>
<p>Учебная аудитория для проведения групповых и индивидуальных консультаций, текущего контроля и промежуточной аттестации – 233</p> <p>Специализированная мебель на 26 посадочных мест, доска настенная, кафедра, рабочее место преподавателя, укомплектованное учебными и техническими средствами для представления информации. Проекционное оборудование: Компьютер с выходом в локальную сеть и Интернет, электронным учебно-методическим материалам; к электронной информационно-образовательной среде, проектор, экран.</p> <p>Компьютерный класс с ЭВМ: 11 рабочих мест с компьютерами, выходом в локальную сеть и Интернет, электронным учебно-методическим материалам; к электронной информационно-образовательной среде.</p> <p>ОС Windows 10 (подписка Microsoft Imagine Premium от 12.12.2016). Срок действия лицензии – бессрочно.</p> <p>FoxitReader (Просмотр документов, бесплатная версия, FoxitSoftwareInc). Свободно распространяемое ПО.</p> <p>КОМПАС 3D v.12 LT (Разрешена для обучения и ознакомления)</p>
<p>Помещение для самостоятельной работы – 223</p> <p>Специализированная мебель на 26 посадочных мест, доска настенная, кафедра, рабочее место преподавателя, укомплектованное учебными и техническими средствами для представления информации, наборы демонстрационного оборудования и учебно-наглядных пособий. Проекционное оборудование: Компьютер с выходом в локальную сеть и Интернет, электронным учебно-методическим материалам; к электронной информационно-образовательной среде, проектор, экран.</p> <p>Компьютерный класс с ЭВМ: 12 рабочих мест с компьютерами, выходом в локальную сеть и Интернет, электронным учебно-методическим материалам; к электронной информационно-образовательной среде.</p> <p>ОС Windows XP (подписка Microsoft Imagine Premium от 12.12.2016). Срок действия</p>

лицензии – бессрочно.

Open Office Org 4.1.3 (Свободно распространяемое ПО)
КОМПАС 3D v.12 LT (Разрешена для обучения и ознакомления)
КЕВ Combivis (Разрешена для обучения и ознакомления)
3S Software CoDeSys (Разрешена для обучения и ознакомления)
NI Multisim 10.1 (Серийный № M72X87898)
Franklin Software ProView (Разрешена для обучения и ознакомления)
Загрузчик СУ-МК(Разрешена для обучения и ознакомления)
Microsoft Visual Studio 2010 Ultimate (Контракт 142 от 16.11.2015)
MATLAB R2009a (Лицензия 341083D-01 от 03.02.2008, сетевая лицензия)
Microsoft Office Access 2007 (Контракт 142 от 16.11.2015)
Ramus Educational (Разрешена для обучения и ознакомления)
Owen Processor Manager (Свободно распространяемое ПО)
GX IEC Developer 7.03 (Серийный № 923-420125508)
GT Works 2 (Серийный № 970-279817410)
AutoCAD 2010 – Русский (Серийный № 351-79545770, сетевая лицензия)
Owen Logic (Свободно распространяемое ПО)
ABBYY FineReader 11 Professional Edition (сетевая лицензия 4 рабочих станции)
Foxit Reader Версия: 9.1.0.5096 (Свободно распространяемое ПО)
WinDjView (свободно распространяемая)
Peazip (свободно распространяемая)
TRACE MODE 6 (для ознакомления и учебных целей)
Adit Testdesk
Microsoft Visio профессиональный 2010 (Контракт 142 от 16.11.2015)

8. ОБЕСПЕЧЕНИЕ ОБРАЗОВАТЕЛЬНОГО ПРОЦЕССА ДЛЯ ЛИЦ С ОГРАНИЧЕННЫМИ ВОЗМОЖНОСТЯМИ ЗДОРОВЬЯ И ИНВАЛИДОВ

- для слепых и слабовидящих:

- лекции оформляются в виде электронного документа, доступного с помощью компьютера со специализированным программным обеспечением;
- письменные задания выполняются на компьютере со специализированным программным обеспечением, или могут быть заменены устным ответом;
- обеспечивается индивидуальное равномерное освещение не менее 300 люкс;
- для выполнения задания при необходимости предоставляется увеличивающее устройство; возможно также использование собственных увеличивающих устройств;
- письменные задания оформляются увеличенным шрифтом;
- экзамен и зачёт проводятся в устной форме или выполняются в письменной форме на компьютере.

- для глухих и слабослышащих:

- лекции оформляются в виде электронного документа, либо предоставляется звукоусиливающая аппаратура индивидуального пользования;
- письменные задания выполняются на компьютере в письменной форме;
- экзамен и зачёт проводятся в письменной форме на компьютере; возможно проведение в форме тестирования.

- для лиц с нарушениями опорно-двигательного аппарата:

- лекции оформляются в виде электронного документа, доступного с помощью компьютера со специализированным программным обеспечением;
- письменные задания выполняются на компьютере со специализированным программным обеспечением;
- экзамен и зачёт проводятся в устной форме или выполняются в письменной форме на компьютере.

При необходимости предусматривается увеличение времени для подготовки ответа.

Процедура проведения промежуточной аттестации для обучающихся устанавливается с учётом их индивидуальных психофизических особенностей. Промежуточная аттестация может проводиться в несколько этапов.

При проведении процедуры оценивания результатов обучения предусматривается использование технических средств, необходимых в связи с индивидуальными особенностями обучающихся. Эти средства могут быть предоставлены университетом, или могут использоваться собственные технические средства.

Проведение процедуры оценивания результатов обучения допускается с использованием дистанционных образовательных технологий.

Обеспечивается доступ к информационным и библиографическим ресурсам в сети Интернет для каждого обучающегося в формах, адаптированных к ограничениям их здоровья и восприятия информации:

- для слепых и слабовидящих:
 - в печатной форме увеличенным шрифтом;
 - в форме электронного документа;
 - в форме аудиофайла.
- для глухих и слабослышащих:
 - в печатной форме;
 - в форме электронного документа.
- для обучающихся с нарушениями опорно-двигательного аппарата:
 - в печатной форме;
 - в форме электронного документа;
 - в форме аудиофайла.

Учебные аудитории для всех видов контактной и самостоятельной работы, научная библиотека и иные помещения для обучения оснащены специальным оборудованием и учебными местами с техническими средствами обучения:

- для слепых и слабовидящих:
 - электронно-оптическое устройство доступа к информации для лиц с ОВЗ предназначено для чтения и просмотра изображений людьми с ослабленным зрением.
 - специализированный программно-технический комплекс для слабовидящих. (аудитория 1-203)
- для глухих и слабослышащих:
 - автоматизированным рабочим местом для людей с нарушением слуха и слабослышащих;
 - акустический усилитель и колонки;
 - индивидуальные системы усиления звука
 - «ELEGANT-R» приемник 1-сторонней связи в диапазоне 863-865 МГц
 - «ELEGANT-T» передатчик
 - «Easyspeak» - индукционная петля в пластиковой оплетке для беспроводного подключения устройства к слуховому аппарату слабослышащего
 - Микрофон петличный (863-865 МГц), Hengda
 - Микрофон с оголовьем (863-865 МГц)
 - групповые системы усиления звука
 - Портативная установка беспроводной передачи информации .
- для обучающихся с нарушениями опорно-двигательного аппарата:
 - передвижными, регулируемые эргономическими партами СИ-1;
 - компьютерной техникой со специальным программным обеспечением.

ФОНД ОЦЕНОЧНЫХ СРЕДСТВ

по дисциплине

Микроконтроллеры в измерительных и управляющих устройствах

ПАСПОРТ ФОНДА ОЦЕНОЧНЫХ СРЕДСТВ

Направление подготовки: 15.03.04 «Автоматизация технологических процессов и производств»

Профиль Автоматизация технологических процессов и производств

Дисциплина: Микроконтроллеры в измерительных и управляющих устройствах

Форма промежуточной аттестации: зачет

ПЕРЕЧЕНЬ ФОРМИРУЕМЫХ КОМПЕТЕНЦИЙ И ЭТАПЫ ИХ ФОРМИРОВАНИЯ

Компетенции, закрепленные за дисциплиной ОПОП ВО

Изучение дисциплины «Микроконтроллеры в измерительных и управляющих устройствах» направлено на формировании следующих компетенций:

профессиональных компетенций (ПК)

ПКС-2.2: Способен участвовать во внедрении и корректировке технологических процессов, средств и систем автоматизации, управления, контроля, диагностики

Процесс формирования компетенций по дисциплине «Программирование специализированных контроллеров»

№ раздела	Наименование раздела	З.1	У.1	В.1
1	Программирование специализированных контроллеров	+	+	+

Сокращение: З. - знание; У. - умение; В. - навыки.

Структура компетенций по дисциплине «Микроконтроллеры в измерительных и управляющих устройствах»

ПК-33: способностью участвовать в разработке новых автоматизированных и автоматических технологий производства продукции и их внедрении, оценке полученных результатов, подготовке технической документации по автоматизации производства и средств его оснащения					
Знать (З.1)		Уметь (У.1)		Владеть (В.1)	
номенклатуру микропроцессорных устройств управления, их характеристики, назначение методики программирования. Основные языки программирования микропроцессорных устройств управления.	Лекции раздела №1	пользоваться технической документацией, составлять схемы и производить подключение микропроцессорных устройств управления, производить их программирование.	Лабораторные работы раздела №1	навыками программирования микропроцессорных устройств управления.	Лабораторные работы раздела №1

Критерии оценки компетенций

Промежуточная аттестация студентов проводится в соответствии с Уставом Университета, Положением о текущем контроле успеваемости и промежуточной аттестации студентов по программам ВО.

Промежуточная аттестация проводится в соответствии с рабочим учебным планом в форме зачета. Студент допускается к зачету по дисциплине в случае выполнения им учебного плана по дисциплине: выполнения всех заданий, предусмотренных рабочей программой дисциплины. Знания, умения, навыки студента оцениваются оценками: «зачтено», «не зачтено».

<u>Результат зачета</u>	Студент знает: номенклатуру микропроцессорных устройств управления, их характеристики, назначение методики программирования. Основные языки программирования микропроцессорных устройств управления.
-------------------------	---

	<p><u>Студент умеет:</u> пользоваться технической документацией, составлять схемы и производить подключение микропроцессорных устройств управления, производить их программирование.</p> <p><u>Студент владеет:</u> навыками программирования микропроцессорных устройств управления.</p>
<u>«зачтено»</u>	Обучающийся показал прочные знания основных положений учебной дисциплины, умение самостоятельно решать конкретные практические задачи повышенной сложности, свободно использовать справочную литературу, делать обоснованные выводы из результатов расчетов или экспериментов
<u>«не зачтено»</u>	При ответе обучающегося выявились существенные пробелы в знаниях основных положений учебной дисциплины, неумение с помощью преподавателя получить правильное решение конкретной практической задачи из числа предусмотренных рабочей программой учебной дисциплины

Перечень вопросов к зачету по дисциплине «Микроконтроллеры в измерительных и управляющих устройствах»

1. Классификация современных микроконтроллеров основные архитектурные принципы их построения
2. Варианты организации памяти МКСУ
3. варианты реализации процессорного ядра
4. типовые элементы процессорного ядра, их назначение, принципы функционирования.
5. Способы адресации данных, общая классификация команд, команды пересылки данных, арифметические и логические команды, битовые команды, команды ветвления и управления, язык ассемблера, структура программы, выражения, операторы, директивы, макросы, листинги, язык СИ, структура программы, типы данных, основные операторы, функции, подключение внешних файлов.
6. Тактовый генератор, системы сброса, порты ввода вывода, таймеры-счетчики, регистры захвата и сравнения, ЦАП, АЦП, модуляторы ширины импульсов, последовательные и параллельные интерфейсы, контроллер прерываний.
7. Ввод и вывод сигнала с аналогового и цифрового датчика без запроса и с запросом прерывания, измерение временного интервала, положения, скорости, работа с клавиатурой и устройствами отображения информации, вопросы организация связи с внешними устройствами посредством стандартных интерфейсов передачи данных.
8. Технологии программирования микроконтроллеров.
9. Параллельное и последовательное программирование.
10. Интегрированная отладочная среда. Аппаратные средства отладки.

Темы письменных работ

1. Способы адресации данных, общая классификация команд, команды пересылки данных, арифметические и логические команды, битовые команды, команды ветвления и управления, язык ассемблера, структура программы, выражения, операторы, директивы, макросы, листинги, язык СИ, структура программы, типы данных, основные операторы, функции, подключение внешних файлов.
2. Тактовый генератор, системы сброса, порты ввода вывода, таймеры-счетчики, регистры захвата и сравнения, ЦАП, АЦП, модуляторы ширины импульсов, последовательные и параллельные интерфейсы, контроллер прерываний.
3. Ввод и вывод сигнала с аналогового и цифрового датчика без запроса и с запросом прерывания, измерение временного интервала, положения, скорости, работа с клавиатурой и устройствами отображения информации, вопросы организация связи с внешними устройствами посредством стандартных интерфейсов передачи данных.

ТЕСТОВЫЕ ЗАДАНИЯ ДЛЯ ПРОМЕЖУТОЧНОЙ АТТЕСТАЦИИ И ТЕКУЩЕГО КОНТРОЛЯ ЗНАНИЙ СТУДЕНТОВ

- 1. В двоично-десятичном коде каждая десятичная цифра записывается в виде группы из**
 - a. 2 двоичных разрядов
 - b. 3 двоичных разряда
 - c. 4 двоичных разряда

- 2. При переходе от одной кодовой комбинации кода Грея к следующей изменяется**
 - a. 1 двоичный разряд
 - b. 2 двоичных разряда
 - c. все разряды

- 3. Дополнительный код служит для**
 - a. повышения точности выполнения арифметических операций (косвенно)
 - b. представления целых чисел со знаком
 - c. компактного хранения дополнительной информации (косвенно)

- 4. Число с плавающей точкой одинарной точности занимает**
 - a. 24 двоичных разряда
 - b. 32 двоичных разряда
 - c. 36 двоичных разрядов
 - d. 64 двоичных разряда

- 5. Число с плавающей точкой двойной точности занимает**
 - a. 32 двоичных разряда
 - b. 36 двоичных разрядов
 - c. 48 двоичных разрядов
 - d. 64 двоичных разряда

- 6. Логический элемент - это**
 - a. единица измерения функциональной сложности цифровых микросхем
 - b. устройство, выполняющее логические операции
 - c. устройство, поведение которого предсказуемо

- 7. Система логических элементов - это**
 - a. совокупность большого количества логических элементов, выполненных в виде микросхем
 - b. функционально полный набор логических элементов с общими электрическими, конструктивными и технологическими параметрами
 - c. электрическая схема, построенная на связанных между собой логических элементах

- 8. Программируемые логические схемы представляют собой**
 - a. специализированные заказные логические микросхемы
 - b. логические микросхемы с функциями микропроцессора
 - c. стандартные БИС/СБИС, предназначенные для решения специализированных задач путём программирования пользователем

- 9. Сложные программируемые логические схемы CPLD представляют собой**
 - a. последовательность программируемых матриц элементов "И" и "ИЛИ", а также блоков входных и выходных буферных каскадов
 - b. совокупность блоков логических элементов, имеющих структуру программируемой матричной логики (ПМЛ), объединённых с помощью программируемой коммутационной матрицы
 - c. совокупность большого количества конфигурируемых логических блоков, расположенных по строкам и столбцам в виде матрицы, и трассировочных ресурсов, обеспечивающих их межсоединения

- 10. Микросхемы программируемых пользователями вентиляльных матриц FPGA представляют собой**
 - a. последовательность программируемых матриц элементов "И" и "ИЛИ", а также блоков входных и выходных буферных каскадов
 - b. совокупность блоков логических элементов, имеющих структуру программируемой матричной логики (ПМЛ), объединённых с помощью программируемой коммутационной матрицы
 - c. совокупность большого количества конфигурируемых логических блоков, расположенных по строкам и столбцам в виде матрицы, и трассировочных ресурсов, обеспечивающих их межсоединения

- 11. Система на кристалле - это**
 - a. программируемая логическая интегральная схема с расширенными функциями
 - b. цифровое вычислительное устройство, выполненное на базе одной интегральной микросхемы, в которой с помощью универсальных или специализированных аппаратных блоков или на базе программных ядер и универсальных логических блоков реализованы все необходимые устройства
 - c. микропроцессор с расширенными функциями

- 12. Языки описания аппаратуры служат для**
 - a. описания принципов и алгоритмов работы оборудования оборонного и специального назначения
 - b. формального описания дискретных устройств вычислительной техники (заказных микросхем, ПЛИС и систем на кристалле) в виде программ на этапах моделирования, разработки и программирования
 - c. расширения возможностей традиционных языков программирования

13. Микропроцессор - это

- a. программно-управляемое электронное цифровое устройство, предназначенное для обработки цифровой информации и управления процессом этой обработки
- b. интегральная схема, на кристалле которой размещены все составные части типовой вычислительной системы
- c. аппаратно реализованное устройство для реализации алгоритмов
- d. цифровой обработки сигналов

14. Раздельные адресные пространства памяти программ и памяти данных характерны для

- a. Гарвардской архитектуры
- b. архитектуры фон-Неймана

15. CISC-микропроцессоры

- a. характеризуются полным набором команд различного формата с различными способами адресации
- b. характеризуются сокращенным набором команд одинакового формата, выполняемых за один такт

16. RISC-микропроцессоры

- a. характеризуются полным набором команд различного формата с различными способами адресации
- b. характеризуются сокращенным набором команд одинакового формата, выполняемых за один такт

17. Микроархитектура микропроцессора - это

- a. аппаратная организация и логическая структура микропроцессора, регистры, управляющие схемы, арифметико-логические устройства, запоминающие устройства и связывающие их информационные магистрали
- b. система команд, типы обрабатываемых данных, режимы адресации и принципы работы микропроцессора

18. Макроархитектура микропроцессора - это

- a. аппаратная организация и логическая структура микропроцессора, регистры, управляющие схемы, арифметико-логические устройства, запоминающие устройства и связывающие их информационные магистрали
- b. система команд, типы обрабатываемых данных, режимы адресации и принципы работы микропроцессора

19. Счётчик команд (программный счётчик) - это

- a. регистр процессора, содержащий адрес вершины стека
- b. регистр процессора, содержащий адрес следующей выполняемой команды
- c. регистр процессора, содержащий адрес текущего вектора прерываний

- 20. Режим адресации памяти - это**
- способ вычисления адреса следующей команды
 - режим работы арифметико-логического устройства
 - процедура преобразования адресной информации об операнде в команде в его исполнительный адрес
- 21. Микроконтроллер - это**
- специализированный микропроцессор, предназначенный для построения устройств управления техническими объектами и технологическими процессами
 - устройство управления с малым количеством каналов ввода-вывода
 - малогабаритный промышленный компьютер
- 22. Конвейеризация - это**
- способ повышения производительности процессора, основанный на разделении подлежащей исполнению команды (инструкции) на разные этапы и выделении для каждого из них отдельного блока аппаратуры
 - способ повышения производительности процессора, основанный на совмещении операций путём воспроизведения в нескольких копиях аппаратной структуры
- 23. Стек - это специальным образом организованная последовательность ячеек памяти с дисциплиной обслуживания**
- "первым пришёл - первым вышел"
 - "последним пришёл - первым вышел"
 - "последним пришёл - последним вышел"
- 24. Процедура прерывания - это**
- приостановка по сигналу прерывания выполнения текущей программы, выполнение другой программы и восстановление сохранённого до прерывания состояния процессора и продолжение выполнения прерванной программы
 - приостановка работы арифметико-логического устройства процессора для сбережения энергии
 - остановка работы процессора при сбое
- 25. Микроконтроллеры архитектуры MCS-51 построены на основе**
- целочисленного CISC-процессора аккумуляторной архитектуры
 - целочисленного RISC-процессора с регистровым файлом
- 26. Микроконтроллеры архитектуры AVR построены на основе**
- целочисленного CISC-процессора аккумуляторной архитектуры
 - целочисленного RISC-процессора с регистровым файлом

Ключ теста

№ вопроса	1	2	3	4	5	6	7	8	9	10	11	12	13
Правильный ответ	с	а	b	b	d	b	с	b	а	b	b	а	а
№ вопроса	14	15	16	17	18	19	20	21	22	23	24	25	26
Правильный ответ	а	а	b	а	b	b	с	с	а	b	а	а	b